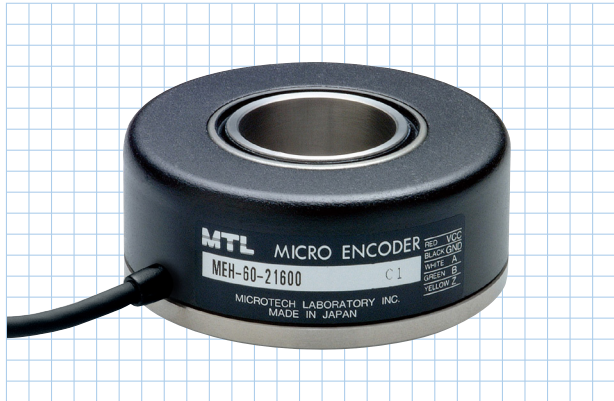


MEH-60-P series

[矩形波／インクリメンタル]



中空軸の推奨取付方法は
こちらからご覧いただけます。

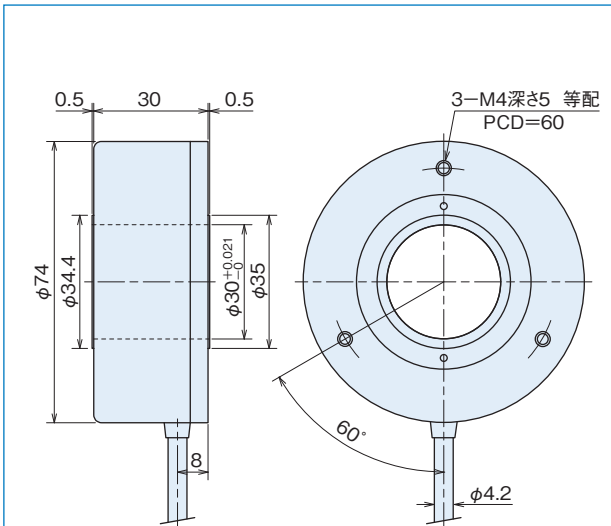


仕様

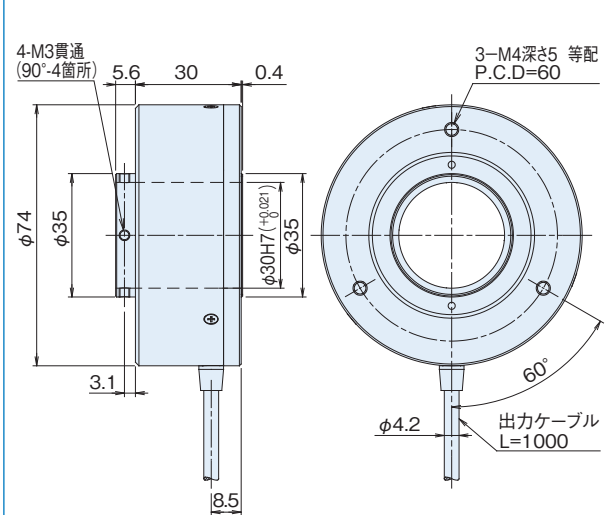
型式名		MEH-60- パルス数 P 出力回路			
項目		●E=ラインドライバ出力 ●C=オープンコレクタ出力 ●C4=オープンコレクタ出力DC24V			
		矩形波		通信回路内蔵(×2・×4・×5・×8・×10・×16・×20)	
電 源 電 圧		電圧／オープンコレクタ:DC5V-5%~12V+10% オープンコレクタ DC24V:DC24V±10% ラインドライバ:DC5V±5%		電圧:DC5V-5%~12V+10% オープンコレクタ:DC5V-5%~24V+10% ラインドライバ:DC5V±5%	
消 費 電 流		60mA以下 ※100mA以下(無負荷時)		100mA以下(無負荷時)	
検 出 方 式		インクリメンタル		インクリメンタル	
出力パルス数 (標準) [パルス数/回転]		100 180 200 360 400 500	600 1,000	1,024 1,800 2,000 3,600 4,000 5,000 5,400(※1)	例 10,800×2(21,600) 10,800×4(43,200) 10,800×5(54,000) 10,800×8(86,400) 10,800×10(108,000) 10,800×16(172,800) 10,800×20(216,000)
出 力 相		A、B、Z相 ラインドライバ:A、/A、B、/B、Z、/Z相		A、B、Z相 ラインドライバ:A、/A、B、/B、Z、/Z相	
出 力 形 態		矩形波		矩形波	
出 力 容 量		電圧出力 シンク電流:20mA以下 残留電圧:0.5V以下(ケーブル1m、シンク電流10mA時) オープンコレクタ出力 シンク電流:20mA以下 負荷電圧:30V以下 残留電圧:0.5V以下(ケーブル1m、シンク電流10mA時) ラインドライバ出力 VOH=2.5V以上、VOL=0.5V以下、Io=±20mA		電圧出力 シンク電流:20mA以下 残留電圧:0.5V以下(ケーブル1m、シンク電流10mA時) オープンコレクタ出力 シンク電流:20mA以下 負荷電圧:30V以下 残留電圧:0.5V以下(ケーブル1m、シンク電流10mA時) ラインドライバ出力 VOH=2.5V以上、VOL=0.5V以下、Io=±20mA	
最 高 応 答 周 波 数 (応答パルス数)		100kHz		ラインドライバ出力:50kHz×(通信倍率) オープンコレクタ出力:100kHz	
出 力 位 相 差		A、B位相差90°±45°(T/4±T/8) Z相T±T/2(出力波形図参照)		右図参照	
波 形 立 上 り 立 下 り 時 間		電圧・オープンコレクタ:2μs以下(ケーブル1m以下) ラインドライバ:0.5μs以下(ケーブル1m以下)		電圧・オープンコレクタ:2μs以下(ケーブル1m以下) ラインドライバ:0.5μs以下(ケーブル1m以下)	
軸許容荷重 (電 気 的)	ラジアル	19.6N(2kgf)	9.8N(1kgf)	9.8N(1kgf)	
	スラスト	9.8N(1kgf)	4.9N(0.5kgf)	4.9N(0.5kgf)	
許容最高回転数(機械的)		1,000r/min		1,000r/min	
使用周囲温度／湿度		0℃~60℃ RH35%~90% 結露しないこと		0℃~60℃ RH35%~90% 結露しないこと	
保 存 周 囲 温 度		-20℃~80℃		-20℃~80℃	
耐 振 動		耐久55Hz 複振幅1.5mm X、Y、Z方向各2時間		耐久55Hz 複振幅1.5mm X、Y、Z方向各2時間	
耐 衝 撃		耐久500m/s ² (約50G) X、Y、Z方向各3回		耐久500m/s ² (約50G) X、Y、Z方向各3回	
ケ ー ブ ル		仕様:外径φ4.2 ビニール線、絶縁シールドケーブル 線長:1m 芯数:電圧・オープンコレクタ(+24V)出力 5芯 ラインドライバ出力 8芯		仕様:外径φ4.2 ビニール線、絶縁シールドケーブル 線長:1m、3m、5m 芯数:電圧・オープンコレクタ出力 5芯 ラインドライバ出力 8芯	
質 量		320g		430g	

※1: 通信回路内蔵対応可能

外形寸法図

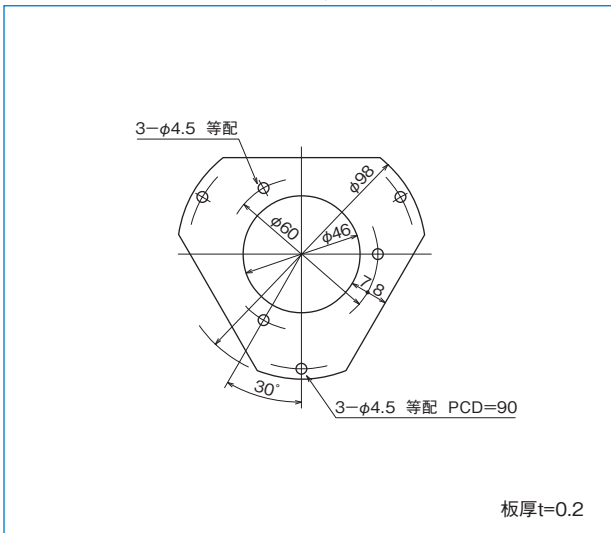


フローシャフトタイプ

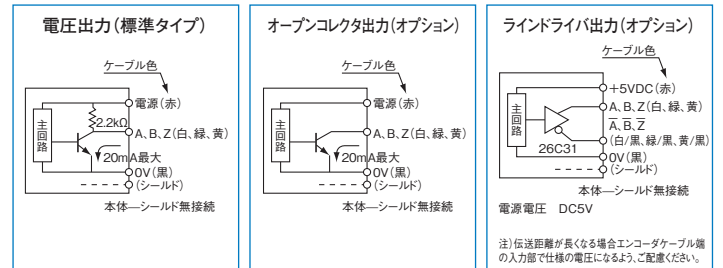


※フローシャフトタイプの中空軸内径はφ30mmの他にφ21mmもご用意しております。

スプリングフランジ MEH-60(オプション)

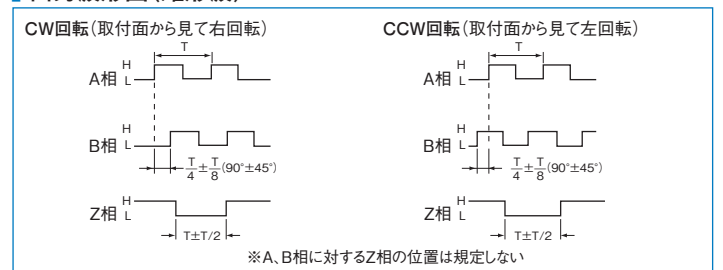


出力回路図



0VとFG(フレームグランド)の間にコンデンサ(0.1μF)が接続されております。

出力波形図(矩形波)



※A、B相に対するZ相の位置は規定しない

出力波形図(通信回路内蔵[×2・×4・×5・×8・×10・×16・×20])

